

Laboratory: J-K flip flops

Nombre: _____

Grupo: _____

Objetivo

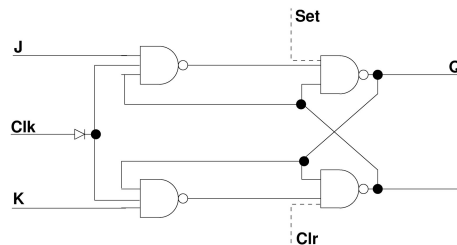
1. Investigar FF J-K sincronizado
2. Investigar FF J-K para división de frecuencias
3. Diferenciar activación por flanco y nivel

Materiales

1. NAND (7400)
2. J-K FF (7476)

J-K flip flop

Armar un J-K con NANDs de acuerdo al siguiente diagrama y completar la tabla de verdad.

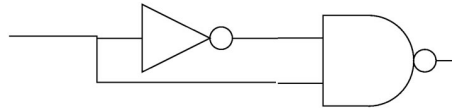


J	K	Clk	Q	\bar{Q}
0	0	0		
0	0	1		
0	1	0		
0	1	1		
1	0	0		
1	0	1		
1	1	0		
1	1	1		

Revisión Profesor/Ayudante: _____

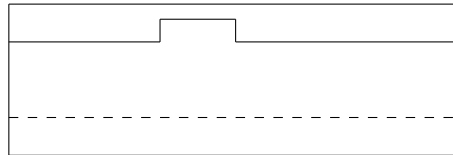
Detector de flancos

Que efecto tiene el siguiente circuito sobre un pulso que entra desde la izquierda? Dibujar la salida en el recuadro abajo.



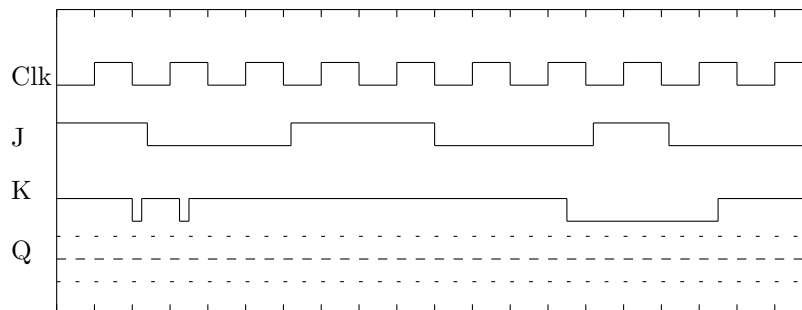
Entrada

Salida



Flip flop 7476

Dibujar la salida (Q) de un flip flop J-K con las entradas indicadas en la traza. Utilizar un 7476 para confirmar su funcionamiento.



Revisión Profesor/Ayudante: _____